CHARGING AND DISCHARGING PROTECTION UNIT FOR SECONDARY BATTERY

Patent number:

JP8196042

Publication date:

1996-07-30

Inventor:

HASEGAWA HIROYUKI

Applicant:

FUJI PHOTO FILM CO LTD

Classification:

- international:

H02J7/00; H02J7/00; H02H7/18; H02J7/10

- european:

Application number:

JP19950003535 19950112

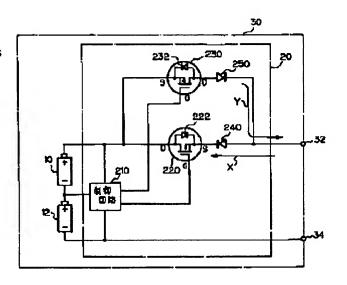
Priority number(s):

JP19950003535 19950112

Report a data error here

Abstract of JP8196042

PURPOSE: To protect an element from deterioration and destruction, by connecting a diode in series with a switch means in a reverse direction against the conduction direction of a parasitic diode in a charging circuit and a discharging circuit. CONSTITUTION: Voltages of secondary batteries 10 and 12 are measured by a control circuit 210 at charging time. When the voltages are in a given value, the voltage is supplied through a terminal 32, a charging path diode 240, and a charging-path breaking switch element 220 to the secondary batteries 10 and 12 during the charging time. When one of batteries 10 and 12 is full charged to an upper level, a drain/source current is stopped to prevent overcharging. The discharging current is carried from a positive terminal of the secondary battery through the charging breaking switch element 230 and a charging path diode 250 to the terminal 32 during discharging. Though the current tends to flow through a parasitic diode 222, the reverse conduction against the charging path diode 240 can be prevented. As a result, a deterioration in performance or destruction of an element is prevented.



Data supplied from the esp@cenet database - Worldwide

(19)日本国特許庁(JP)

(12) 公開特許公報(A)

(11)特許出願公開番号

特開平8-196042

(43)公開日 平成8年(1996)7月30日

(51) Int.Cl. ⁶		識別記号	庁内整理番号	FI	技術表示箇所
H 0 2 J	7/00	S			
		302 D			
H02H	7/18				
H 0 2 J	7/10	В			

審査請求 未請求 請求項の数5 OL (全 9 頁)

(21)出願番号

特願平7-3535

(22)出願日

平成7年(1995)1月12日

(71)出願人 000005201

富士写真フイルム株式会社 神奈川県南足柄市中沼210番地

(72)発明者 長谷川 博之

埼玉県朝霞市泉水三丁目11番46号 富士写

真フイルム株式会社内

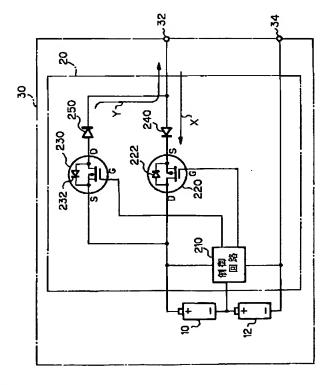
(74)代理人 弁理士 香取 孝雄

(54) 【発明の名称】 二次電池の充放電保護装置

(57)【要約】

【目的】 寄生ダイオードを含むスイッチ素子にて充電 電流および放電電流を遮断して、二次電池の過充電およ び過放電を防止する際に、その使用目的ではない寄生ダ イオードに通電することを防止して、スイッチの劣化を 防止する。

【構成】 充電状態にて制御回路210 は二次電池10,12 のそれぞれの電圧を検出して、いずれかの電圧が動作電圧上限近傍の第1の設定電圧以上となった場合に充電遮断用スイッチ素子220 を制御してオフとする。これにより、充電方向の電流が遮断されて電池10,12 の過充電を防止する。この際に流れる放電方向の電流は充電経路用ダイオード240 に阻止されて寄生ダイオード222 を通電することなく、放電遮断用スイッチ素子230 および放電経路用ダイオード250 を介して端子32から送出される。同様に放電時に放電遮断用スイッチ素子230 がオフとなると、充電方向の電流が放電経路用ダイオード250 に阻止されて寄生ダイオード232 を通電することなく、充電遮断スイッチ素子220 および充電経路用ダイオード240を介して電池10,12 に流れる。



【特許請求の範囲】

【請求項1】 充電可能な二次電池の過充電および過放電を防止する二次電池の充放電保護装置において、該装置は、

前記二次電池の充電経路に接続され、通常オンとなって 充電方向に電流を導通させてオフ時に充電方向の経路を 遮断する第1のスイッチ手段であって、オフ時に放電方 向に導通する寄生ダイオードを内部に含む第1のスイッ チ手段と、

前記二次電池の放電経路に接続され、通常オンとなって 10 放電方向に電流を導通させてオフ時に放電方向の経路を 遮断する第2のスイッチ手段であって、オフ時に充電方向に導通する寄生ダイオードを内部に含む第2のスイッチ手段と、

前記二次電池の電池電圧を検出して、電池電圧がその二次電池の満充電近傍の第1の設定電圧以上になった場合に前記第1のスイッチ手段をオフにして、電池電圧が放電末期近傍の第2の設定電圧以下になった場合に前記第2のスイッチ手段をオフとする制御手段とを有し、

前記充電経路と前記放電経路とは、前記二次電池とその 20 一方の入出力端子との間に並列に分岐して接続され、

前記充電経路には、前記第1のスイッチ手段にその寄生 ダイオードの導通方向と逆向きの第1のダイオードが直 列に接続され、

前記放電経路には、前記第2のスイッチ手段にその寄生 ダイオードの導通方向と逆向きの第2のダイオードが直 列に接続されていることを特徴とする二次電池の充放電 保護装置。

【請求項2】 請求項1に記載の二次電池の充放電保護 装置において、前記二次電池は複数の電池が直列に接続 30 されて、前記制御手段は、それぞれの二次電池の電池電 圧を監視して、いずれか一つの電池電圧が第1の設定電 圧以上になったとき前記第1のスイッチ手段をオフにし て、いずれか一つの電池電圧が第1の設定電圧以下になったとき前記第2のスイッチ手段をオフにすることを特 徴とする二次電池の充放電保護装置。

【請求項3】 請求項1に記載の二次電池の充放電保護装置において、前記二次電池は複数の電池が直列に接続され、前記制御手段は直列に接続された電池の両端部間の電圧を監視して該電圧値が第1の設定電圧以上となったときに前記第1のスイッチ手段をオフにし、同電圧値が第2の設定電圧以下となったときに前記第2のスイッチ手段をオフにすることを特徴とする二次電池の充放電保護装置。

【請求項4】 請求項1に記載の二次電池の充放電保護 装置において、前記二次電池は単独にて用いられ、前記 制御回路は単独の二次電池の両端電圧を検出して該電圧 値が第1の設定電圧以上となったときに第1のスイッチ 手段をオフにし、同電圧値が第2の設定電圧以下となっ たときに前記第2のスイッチ手段をオフにすることを特 50

徴とする二次電池の充放電保護装置。

【請求項5】 請求項1に記載の二次電池の充放電保護 装置において、前記第1のスイッチ手段と第1のダイオ ードが配置された充電経路および第2のスイッチ手段と 第2のダイオードが配置された放電経路は、双方ともに 二次電池に対してそのプラスまたはマイナスの経路のい ずれか一方に並列に配置されていることを特徴とする二 次電池の充放電保護装置。

【発明の詳細な説明】

10 [0001]

【産業上の利用分野】本発明は、二次電池の過充電および過放電を防止する二次電池の充放電保護装置に係り、特に、たとえば、携帯型の電子機器に着脱自在に搭載される電源装置などに用いられる二次電池の充放電保護装置に関する。

[0002]

【従来の技術】たとえば、ビデオカメラー体型VTR(ビデオテープレコーダ)、パーソナルコンピュータまたは電話機などの種々の電子機器の小型化にともない、多くの携帯型の電子機器が開発されている。これら携帯型の電子機器には、その電源として一次電池または二次電池などが広く用いられている。特に、二次電池は、繰り返し使用できるので携帯型の電子機器に多く普及している。

【0003】このような二次電池を電源装置として使用する場合には、二次電池の過充電および過放電を防止することが必要である。たとえば、二次電池が過充電状態または過放電状態になると電池内部の物質の分解が生じ、その結果、電池容量が低下する不具合が生じる。このような過充電、過放電を繰り返して行なうと、電池の容量が加速度的に低下して、電池の寿命が尽きてしまう。

【0004】これらの防止策として電池電圧を監視して、充電時には所定の設定電圧以上に電池電圧がなった場合に充電経路を遮断し、また、放電時には別の設定電圧以下に電池電圧がなった場合に放電経路を遮断する方法がとられている。たとえば、実開平02-136445号公報には、直列に接続された複数の二次電池のそれぞれの電池電圧を検出して、いずれか一つの二次電池の電圧が設定電圧以上または以下になった場合に充電経路または放電経路をそれぞれ遮断する充電式電池の保護回路が提案されている。

【0005】この場合、充電経路および放電経路を遮断する手段として、コスト上また外形サイズを考慮して、有利には半導体スイッチによる遮断が一般的に適用される。たとえば、特開平04-75431号公報、特開平04-75430号公報または特開平04-75431号公報などには、内部に寄生ダイオードを含む電界効果トランジスタをスイッチ素子として用いた二次電池の電源装置が提案されている。特に、特開平04-75430号公報に記載の電源装置は、二次電池の一方の端子側に、充電経路遮断用の第1の電界効

果トランジスタと放電経路遮断用の第2の電界効果トラ ンジスタを直列に接続し、電池の両端電圧が充電可能電 圧近傍の第1の電圧に下がったとき第1の電界効果トラ ンジスタをオンとして充電経路を開放し、第1の電圧よ り高い第2の電圧に上がったとき第1の電界効果トラン ジスタをオフとして充電経路を遮断して、電池電圧が放 電可能電圧の近傍の第3の電圧に上がったとき第2の電 界効果トランジスタをオンとして放電経路を開放し、第 3の電圧よりも低い第4の電圧に下がったとき第2の電 界効果トランジスタをオフとして放電経路を遮断してい 10 るものであった。この場合、充電経路を遮断している過 充電保護時に、オフ状態の第1の電界効果トランジスタ では充電方向と反対方向に導通する内部の寄生ダイオー ドにて放電経路を確保していた。また、放電経路を遮断 している過放電保護時には、オフ状態の第2の電界効果 トランジスタでは放電方向と反対方向に導通する内部の 寄生ダイオードにて充電経路を確保していた。つまり、 電界効果トランジスタは、その構造上、遮断した方向と 反対方向に電流を流す寄生ダイオードを含むため、一方 向のみの遮断効果しか期待できない。上記公報では、こ の現象を積極的に利用して、2つの電界効果トランジス 夕を逆向きに直列に接続して遮断した方向と逆方向の経 路を確保しつつ、二次電池の過充電保護および過放電保 護を実現していた。

[0006]

【発明が解決しようとする課題】しかしながら、上述した従来の技術では、本来の構造上その使用目的ではないスイッチ素子内部の寄生ダイオードを活用してそれぞれの充放電経路を確保しているために、素子自体の劣化が生じ易くなり、スイッチとしての機能低下や素子の破壊 30が生じ易くなるという欠点があった。このため、スイッチ機能が低下すると、所望の時点での充放電経路の遮断ができなくなり、これを知らずに使用すると、上述のような二次電池の過充電または過放電による不具合が生じ易くなる問題があった。

【0007】本発明は上記課題を解決して、過充電および過放電の保護動作を維持しつつ素子劣化および素子破壊を防止してより確実な二次電池の充放電保護装置を提供することを目的とする。

[0008]

【課題を解決するための手段】本発明による二次電池の充放電保護装置は、上記課題を解決するために、充電可能な二次電池の過充電および過放電を防止する二次電池の充放電保護装置において、二次電池の充電経路に直列に接続され通常オンとなって充電方向に電流を導通させてオフ時に充電方向の経路を遮断する第1のスイッチ手段であって、オフ時に放電方向に導通する寄生ダイオードを内部に含む第1のスイッチ手段と、二次電池の放電経路に直列に接続され通常オンとなって放電方向に電流を導通させてオフ時に放電方向の経路を遮断する第2の

スイッチ手段であって、オフ時に充電方向に導通する寄生ダイオードを内部に含む第2のスイッチ手段と、二次電池の電池電圧を検出して電池電圧が第1の設定電圧以上になった場合に第1のスイッチ手段をオフにして、電池電圧が第2の設定電圧以下になった場合に第2のスイッチ手段をオフとする制御手段とを有し、充電経路と放電経路とは二次電池と一方の入出力端子との間に並列に接続されて、充電経路には第1のスイッチ手段にその寄生ダイオードの導通方向と逆向きの第1のダイオードが直列に接続され、放電経路には第2のスイッチ手段にその寄生ダイオードの導通方向と逆向きの第2のダイオードが直列に接続されていることを特徴とする。

【0009】この場合、二次電池は複数の電池が直列に 接続され、制御手段はそれぞれの二次電池の電池電圧を 監視して、いずれか一つの電圧値が第1の設定電圧以上 になったときに第1のスイッチ手段をオフにし、いずれ か一つの電圧値が第2の設定電圧以下になったときに第 2のスイッチ手段をオフにするとよい。また、二次電池 は複数の電池が直列に接続されて、制御手段は直列に接 続された電池の両端部間の電圧を監視して、第1のスイ ッチ手段および第2のスイッチ手段を制御してもよい。 一方、二次電池は単独にて用いられて、制御回路は単独 の二次電池の両端電圧を検出して第1のスイッチ手段お よび第2のスイッチ手段を制御するようにしてもよい。 【0010】また、第1のスイッチ手段と第1のダイオ ードとが配置された充電経路および第2のスイッチ手段 と第2のダイオードが配置された放電経路は、双方とも に二次電池に対してプラスまたはマイナスの経路のいず れか一方に並列に配置されているとよい。

30 [0011]

【作用】本発明における二次電池の充放電保護装置によ れば、充電の際には、二次電池の電圧が第1の設定電圧 に達していなければ、通常オンとなっている第1のスイ ッチ手段および第1のダイオードを介して二次電池に充 電器などからの充電電流が供給される。充電が進み、二 次電池の電池電圧が第1の設定電圧以上になったことを 制御手段にて検出すると、第1のスイッチ手段をオフと して充電経路を遮断し、二次電池での過充電を防止す る。この際に、二次電池からの放電方向の電流は、オフ となっている第1のスイッチ手段の寄生ダイオードを通 ることなく、オンとなっている第2のスイッチ手段およ びこれに直列に接続された第2のダイオードを迂回して 外部に流れる。また、放電時には、二次電池の電圧が第 2の設定電圧に達していなければ、通常オンとなってい る第2のスイッチ手段および第2のダイオードを介して 負荷に供給される。放電が進み、二次電池の電池電圧が 第2の設定電圧以下になったことを制御手段にて検出す ると、第2のスイッチ手段をオフとして放電経路を遮断 して二次電池での過放電を防止する。この際に、二次電 池への充電方向の電流は、第2のスイッチ手段の寄生ダ *50*

イオードを通ることなく、オンとなっている第1のスイ ッチ手段およびこれに直列に接続された第1のダイオー ドを迂回して電池に供給される。

[0012]

【実施例】次に、添付図面を参照して本発明による二次 電池の充放電保護装置の一実施例を詳細に説明する。図 1には、本発明による充放電保護装置を二次電池電源装 置30に適用した場合の一実施例が示されている。本実施 例における二次電池電源装置30は、2個の二次電池10,1 2 が直列に接続されて、これに過充電および過放電を防 止する充放電保護装置20を介してプラス端子32およびマ イナス端子34が外部に向けて設けられたいわゆる電池パ ック30として形成された電源装置であり、たとえば、携 帯型のビデオカメラー体型VTR に着脱自在に搭載される 電源装置である。

【0013】詳細には、本実施例における二次電池10,1 2 は、たとえば、ニッケルーカドミウム(Ni-Cd) 電池、 ニッケル水素(Ni-H)電池、有利にはリチウムイオン(L i⁺) 二次電池などの充電可能な電池がそれぞれ用いられ る。たとえば、リチウムイオン二次電池は、1セルあた 20 りの動作電圧範囲が2.5~4.2Vであり、充電により端子 電圧が約4.3Vを越えると、通常のサイクル劣化より大き な性能の低下を引き起こす。また、放電により電池の端 子電圧が約2.4V以下になると、通常のサイクル劣化より 大きな性能の低下を引き起こす。特に、それぞれの電池 の特性に、ばらつきがある場合には、先に満充電または 空になった電池が他方の電池より先に過充電または過放 電となり易い。したがって、本実施例の充放電保護装置 20は、二次電池10,12 がたとえば、リチウムイオン電池 の場合、それぞれの電池10,12 の端子電圧を検出して、 いずれか一方の電池10,12 の電圧が4.3V以上にならない ように、かつ2.4V以下とならないように充電経路および 放電経路をそれぞれ遮断し、それぞれの電池10,12 の過 充電および過放電を防止するものである。

【0014】具体的には、本実施例の充放電保護装置20 は、制御回路210 と、充電経路遮断用スイッチ素子220 と、放電経路遮断用スイッチ素子230 と、充電経路ダイ オード240 と、放電経路ダイオード250 とを含む。制御 回路210 は、それぞれの二次電池10.12 の端子電圧を検 出し、その検出結果に基づいてスイッチ素子220,230を それぞれ制御するスイッチ制御回路である。この制御回 路210 は、たとえば、図2に示すように第1の電池電圧 検出回路300 と、第2の電池電圧検出回路302と、第1 の比較回路304 と、第2の比較回路306 と、第1の0R回 路308 と、第2のOR回路310 と、第1のスイッチ駆動回 路312 と、第2のスイッチ駆動回路314とを有してい る。第1の電池電圧検出回路300 は、第1の二次電池10 のプラス端子およびマイナス端子にそれぞれ接続され て、その電位差に応じた検出電圧を第1の比較回路304 に供給する検出回路である。同様に、第2の電池電圧検 50 出回路302 は、第2の二次電池12のプラス端子とマイナ ス端子とに接続されて、その電位差に応じた検出電圧を 第2の比較回路306 に供給する。有利には、図1に示す ように、第1の二次電池10のマイナス端子からの電位と 第2の二次電池12のプラス端子からの電位は、共通に第 1の電圧検出回路300 および第2の電圧検出回路302 に 供給されて、これを基準にそれぞれの検出回路300,302 は他方の端子電圧との電位差を検出する。

【0015】第1の比較回路304は、第1の電圧検出回 路300 からの電圧値が第1の設定電圧以上または第2の 設定電圧以下になったか否かを検出する一入力二出力の コンパレータなどにて形成された比較回路である。第1 の設定電圧は、それぞれの二次電池10,12 の動作電圧上 限近傍の、たとえば、上述したリチウムイオン電池では 4.3Vを下回る4.2 ~4.3V程度の電圧値に設定されてい る。第2の設定電圧は、たとえばイチウムイオン電池で は、動作電圧下限近傍における2.4Vを越える2.4~2.5V の電圧に設定されている。同様に、第2の比較回路306 は、第2の電圧検出回路302からの電圧値が第1の設定 電圧以上または第2の設定電圧以下になったか否かを検 出する一入力二出力のコンパレータなどにて形成された 比較回路である。それぞれの比較回路304,306 の出力 は、第1の設定電圧以上か否かの検出結果を第1のOR回 路308 に供給し、第2の設定電圧以下か否かの検出結果 を第2のOR回路310 に供給する。

【0016】第1のOR回路308 は、第1の比較回路304 および第2の比較回路306 からの検出結果の論理和をと る論理回路であり、いずれかの検出出力が第1の設定電 圧以上の電圧値を検出している場合に有効出力を第1の スイッチ駆動回路312 に供給する。同様に、第2のOR回 路310 は、第1の比較回路304 および第1の比較回路30 6 にて第2の設定電圧以下の電圧値を検出した結果の出 力の論理和をとり、いずれかの出力が有効となった場合 に第2のスイッチ駆動回路314 に有効出力を供給する論 理回路である。

【0017】第1のスイッチ駆動回路312は、充電経路 遮断用スイッチ素子220 をオフ制御する信号を発生する 電圧発生回路であり、第1のOR回路308 からの論理出力 に応動して所定の出力を第1のスイッチ素子220 に供給 する。同様に、第2のスイッチ駆動回路314 は、放電経 路遮断用スイッチ素子230 をオフ制御する電圧発生回路 であり、第2のOR回路310からの論理出力に応動して制 御信号を出力する。

【0018】図1に戻って、充電経路遮断用スイッチ素 子220 は、C-MOS などの低電圧にて動作する電界効果ト ランジスタ(FET) にて形成された半導体スイッチであ り、充電経路ダイオード240 とともに充電経路を形成す る第1のスイッチ素子である。この充電経路遮断用スイ ッチ素子220 は、有利には、負電圧にてオンとなってい る、たとえばノーマリオフ形のPチャネル・エンハンス

30

メント型電界効果トランジスタなどが用いられ、通常オンとなって充電方向(図の矢印X方向)の電流を導通させ、制御回路210からの正の制御電圧にてオフとなって充電方向の電流を遮断するスイッチ素子である。具体的には、図1に示すようにそのドレインDが二次電池10のプラス端子側に接続され、ソースSが充電経路ダイオード240を介して入出力端子32側に接続され、ゲートGに制御回路210からの制御電圧が印加される。さらに、この電界効果トランジスタ220は、その構造上、オフ状態にてソースSとドレインD間に遮断方向と反対向き、つ10まり放電方向に通電する寄生ダイオード222を内部に有している。

【0019】放電経路遮断用スイッチ素子230は、充電 経路遮断用スイッチ素子220 と同様に、たとえばノーマ リオフ形のPチャネル・エンハンスメント型電界効果ト ランジスタにて形成された半導体スイッチであり、放電 経路ダイオード250 とともに放電経路を形成する第2の スイッチ素子である。この放電経路遮断用スイッチ素子 230 は、第1のスイッチ素子220 および第1のダイオー ド240 を含む充電経路に並列に、かつ第1のスイッチ素 子220 とは逆向きに配置されて、通常オンとなって放電 方向(図の矢印Y方向)の電流を通過させ、オフとなっ た場合に放電方向の電流を遮断する第2のスイッチであ る。具体的には、放電経路にてソースSが電池10のプラ ス端子側に接続され、ドレインDが入出力端子32側に接 続されてゲートGに制御回路210 からの制御信号が供給 される。この第2の電界効果トランジスタ230 は、第1 の電界効果トランジスタ220 と同様に、その構造上オフ 状態にてドレインD-ソースS方向、つまり、充電方向 に通電する寄生ダイオード232 を内部に含んでいる。

【0020】一方、充電経路用ダイオード240 は、充電経路にて充電経路遮断用スイッチ素子220 に直列に接続されて、そのオン時に充電方向に電流を導通させ、オフ時に放電方向の電流を遮断する第1のダイオードである。この第1のダイオード240は、たとえばショットキーバリアダイオード、ゲルマニウムダイオードまたはシリコン系のダイオードなど各種のダイオードが有効に適用されて、第1のスイッチ素子220 のオフ時にその寄生ダイオード222 の導通を防止する。同様に、放電経路用ダイオード250 は、放電経路にて放電経路遮断用スイッチ230 に直列に接続されて、そのオン時に放電方向に電流を導通させ、オフ時に充電方向の電流を遮断して寄生ダイオード232 の導通を防止する第2のダイオードである。

【0021】以上のような構成において本実施例の二次電池の充放電保護装置の動作を説明する。まず、二次電源装置として形成された電池バック30は、たとえば携帯型の電子機器に装着されて、端子32,34 にて機器の内部回路に接続される。次いで、二次電池10,12 を充電する場合には、機器の電源コードなどを交流電源に接続する 50

流が電源装置30に供給される。この際に制御回路210 にてそれぞれ二次電池10,12 の電圧を検出しつつそれぞれの電圧値が所定の値以内であれば、制御回路210 からスイッチ素子220,230 への制御電圧を負電圧として、スイッチ素子220,230 をオンの状態としている。これによ

と、機器内部の充電回路から端子32,34 を介して充電電

り、充電電流は端子32から充電経路ダイオード240 および充電経路遮断用スイッチ素子220 を介して二次電池1 0,12 に供給され、さらに端子34を介して機器側に充電 方向に電流が流れて二次電池10,12 にそれぞれ充電が行

方向に電流が流れて二次電池10,12 にそれぞれ充電が行なわれる。
【0022】この状態にて、充電が進み、いずれかの二次でが10,12 が進去でしなり、さらに大概性的がほく

次電池10,12 が満充電となり、さらに充電状態が続くと、先に満充電となった電池が先に充電可能状態の上限に達する。たとえば、第1の二次電池10が充電可能状態の上限に達して第1の電池電圧検出回路300 からの検出電圧が、たとえば4.2V~4.3Vになると、これを第1の比較回路304 にて検出して第1の0R回路308 に有効出力が供給される。この際に第2の二次電池12の電圧がたとえば4.2Vに達していないことを第2の電圧検出回路302 にて検出して、第2の比較回路306 から第1の0R回路308への出力は無効出力となっているとする。しかし、第1の0R回路310 では第1の比較回路304 からの有効出力により、第1のスイッチ駆動回路314 に有効出力を供給する。これにより、第1のスイッチ駆動回路314 は、第1の電界効果トランジスタ220 のゲートGに正の制御電圧を供給する。

【0023】これにより、第1の電界効果トランジスタ 220 のドレインーソース間電流が遮断されて、端子32からの充電方向Xの電流が遮断される。この結果、第1の二次電池10の過充電が防止される。この様な状態の電池パック30を電子機器に取り付け使用した場合、その放電電流は電池10のプラス端子から放電経路のオン状態の放電遮断用スイッチ素子230を通り、さらに放電経路ダイオード250を通って、端子32から機器に向かって流れる。この際に、充電遮断用スイッチ素子220の寄生ダイオード222にも放電方向の電流が流れようとする。しかし、充電遮断用スイッチ素子220に直列に接続された充電経路ダイオード240が、寄生ダイオード222と逆向きとなっているので、寄生ダイオード222からの放電方向の電流は遮断される。この結果、寄生ダイオード222の導通が防止される。

【0024】また、先に示した第1の二次電池10が充電可能状態の上限に達した結果、第1の電界効果トランジスタ220により充電電流が遮断された場合、第1の二次電池10の内部インピーダンスまたは電池内部のイオン濃度の平均化により第1の電池10の電圧が低下し、第1の電池10の電圧が4.2Vを下回ると、制御回路210はこれを検出して充電遮断用スイッチ素子220への制御電圧を負電圧にする。これにより、充電遮断用スイッチ素子220

30

がオンとなり、充電経路ダイオード240 を介して再び二次電池10,12 への充電が開始される。

【0025】一方、電子機器の使用状態では、機器の電源スイッチがオンとなると二次電池10,12 が放電されて機器に電力を供給する。この際に制御回路210 にてそれぞれ二次電池10,12 の電圧を検出しつつそれぞれの電圧値が所定の値以内であれば、制御回路210 からスイッチ素子220,230 への制御電圧は負電圧状態であり、スイッチ素子220,230 はオンの状態となっている。これにより、放電電流は電池10のプラス端子から放電経路のスイッチ素子230 およびダイオード250 を介して入出力端子32に至り機器に流入する。さらに機器から端子34を介して電池12に放電方向に電流が流れて、二次電池10,12 の放電が行なわれる。

【0026】この状態にて、たとえば、二次電池10,12 がリチウム電池として、カメラ一体型VTR の機器にて1 時間以上の連続撮影などが行なわれると、二次電池10,1 2 のそれぞれの電圧値が3.0Vを下回ってくる。さらに、 機器の操作を続けて、二次電池10,12 の放電が進むと、 いずれかの二次電池10.12 が動作電圧下限値に近づいて くる。たとえば、第1の二次電池10が動作電圧下限値に 近づいて第1の電池電圧検出回路300 からの検出電圧 が、たとえば2.4V~2.5Vになると、これを第1の比較回 路304 にて検出して第2の0R回路310 に有効出力が供給 される。この際に第2の二次電池12の電圧がたとえば2. 4Vに達していないことを第2の電圧検出回路302 にて検 出して、第2の比較回路306 から第2の0R回路310 への 出力は無効出力となっているとする。しかし、第2のOR 回路310 では第1の比較回路304 からの有効出力によ り、第2のスイッチ駆動回路314 に有効出力を供給す る。これにより、第2のスイッチ駆動回路314 は、第2 の電界効果トランジスタ230 のゲートGに正の制御電圧 を供給する。

【0027】これにより、第2の電界効果トランジスタ 230 のドレイン-ソース間電流が遮断されて、電池10,1 2 から放電経路を通る放電方向Yの電流が遮断される。 この様な状態の電池パック30を充電しようとした場合、 充電方向の電流は、電池10のマイナス端子から電池12を 介して端子34へ流れて、さらに端子32を介して充電経路 ダイオード240 およびオン状態の充電経路遮断用スイッ チ素子220 から電池10のプラス端子に流れる。この際に 放電遮断用スイッチ素子230 の寄生ダイオード232 にも 充電方向の電流が流れようとするが、これに直列に接続 された第2のダイオード250の通電方向が寄生ダイオー ド232 と逆方向であるので、これに流れる充電方向の電 流を遮断して寄生ダイオード232 の通電が防止される。 次いで、第1の電池10の電圧が2.4Vを上回ると、制御回 路210 は、これを検出して放電遮断用スイッチ230 への 制御電圧を負電圧にする。これにより、放電遮断スイッ チ230 がオンとなり放電可能状態となり過放電が防止さ れる。

【0028】次に本願発明の特徴点を明確にするため に、図7に示す比較例と本実施例とを比較してその効果 をさらに明らかにすると、図7では図1の実施例から第 1および第2のダイオード240,250が取り除かれて、ス イッチ素子220,230 が直列に接続されている。これによ ると充電時に制御回路210 にて電池10,12 のいずれかの 満充電を検出すると、第1のスイッチ素子220 をオフと する。これにより、充電方向の電流は遮断されて、その 際の放電方向の電流は電池10,12 からオフとなっている 第1のスイッチ素子220 の寄生ダイオード222 を通り、 さらにオンとなっている第2のスイッチ素子230 を通じ て端子32へ流れる。放電時には、いずれかの電池10,12 が放電限界に近づくと、第2のスイッチ素子230 がオフ とされる。これにより、放電電流は遮断され、その際の 充電方向の電流が端子32からオフとなっている第2のス イッチ素子230 の寄生ダイオード232 を通って、さらに オンとなっている第1のスイッチ素子220 を通って電池 10,12 に流入する。したがって、それぞれのスイッチ素 子220,230 のオフ時には、寄生ダイオード222,232 に電 流が流れ、本来の構造上と異なる電流により素子の劣化 が生じてスイッチ特性の劣化および、しいては素子自体 の破壊が生じる。

【0029】本実施例では、それぞれのスイッチ素子220,230に一方向のみに通電するダイオード240,250を直列に接続して、これらを並列に配置しているので、スイッチオフ時に生じるそれぞれのスイッチ220,230での遮断方向と異なる方向の電流が寄生ダイオード222,232を通電させることを防止して、スイッチ特性の劣化および素子破壊を防止している。

【0030】なお、上記実施例では電池パック30を主にカメラー体型VTR に搭載した場合を例に挙げて説明したが、本発明では他の電子機器に搭載することももちろん可能である。また、上記実施例ではリチウムイオン電池を用いた場合を主に説明したが、本発明では他の二次電池を用いてもよく、その際の第1および第2の設定電圧はそれぞれの電池の特性に応じてもちろん変えてよい。さらに、上記実施例ではスイッチ素子として電界効果トランジスタを用いた場合を例に挙げて説明したが、本発明では他の電子スイッチ素子を用いてもよい。

【0031】また、上記実施例では2つの二次電池10,12を用いた場合を例に挙げて説明したが、本発明では図3に示すように1つの電池を単独にて用いる場合にももちろん適用することができる。さらに、上記実施例では、制御回路210にてそれぞれの電池10,12の端子電圧を検出するように構成したが、本発明では図4に示すように直列に接続された複数の電池の両端電圧を検出するようにしてもよい。また本発明では図5に示すように3個以上のN個の電池のそれぞれの電圧を検出していずれかの電圧値が所定の設定電圧以上または以下になったこ

50

30

とを検出してスイッチ220,230 を制御するようにしても よい。さらに、上記実施例では、二次電池10,12 に対し てスイッチ素子220,230 およびダイオード240,250 をプ ラス端子32側にそれぞれ配置したが、本発明では、たと えば図6に示すようにマイナス端子34側にそれぞれ配置 してもよい。

【0032】このように本発明は上記各実施例に何ら限 定されることなく、特許請求の範囲のそれぞれの請求項 に挙げた事項を逸脱することなくなされた改良もしくは 応用をすべて含むものである。

[0033]

【発明の効果】以上詳細に説明したように本発明による 二次電池の充放電保護装置によれば、スイッチ素子にそ の寄生ダイオードと逆向きのダイオードを直列に接続し た充電経路と放電経路とを並列に接続して電池の入出力 端子に配置したので、いずれか一方の経路のスイッチ素 子をオフとした場合にその寄生ダイオードに電流が流れ る前に他の経路に電流が流れて、スイッチ素子への逆方 向電流が流れるのを阻止することができる。この結果、 素子の劣化を防止し、素子の性能劣化および素子の破壊 20 210 制御回路 などによる装置の破壊を防止して、より安全な動作によ る二次電池の充放電保護装置を得ることができる効果を 奏する。

【図面の簡単な説明】

【図1】本発明による二次電池の充放電保護装置が適用 される二次電池電源装置の一実施例を示す回路構成図で ある。

【図2】図1の実施例に適用される制御回路の内部構成 の一例を示す機能プロック図である。

12

・【図3】本発明による二次電池の充放電保護装置が適用 される二次電池電源装置の他の実施例を示す回路構成図

【図4】本発明による二次電池の充放電保護装置が適用 される二次電池電源装置の他の実施例を示す回路構成図 である。

10 【図5】本発明による二次電池の充放電保護装置が適用 される二次電池電源装置の他の実施例を示す回路構成図 である。

【図6】本発明による二次電池の充放電保護装置が適用 される二次電池電源装置の他の実施例を示す回路構成図 である。

【図7】本発明による二次電池の充放電保護装置の効果 を明確にするための比較例を示す回路構成図である。

【符号の説明】

10,12 二次電池

220 充電遮断用スイッチ素子

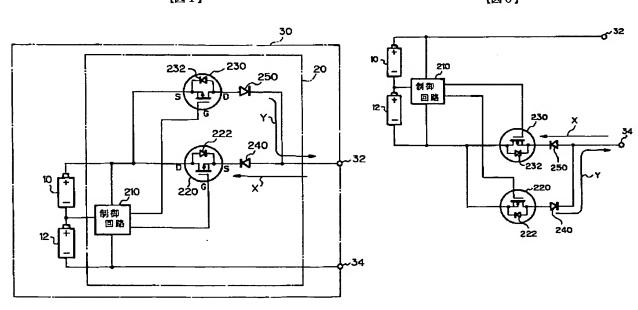
230 放電遮断用スイッチ素子

222,232 寄生ダイオード

240 充電経路ダイオード

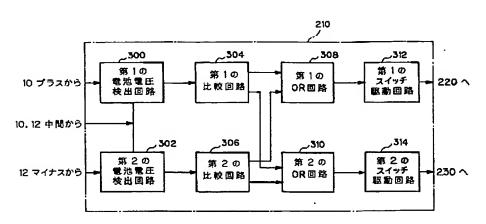
250 放電経路ダイオード

[図1]

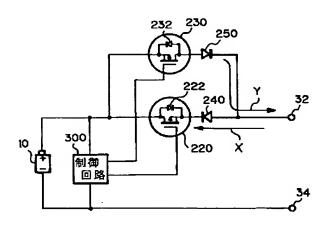


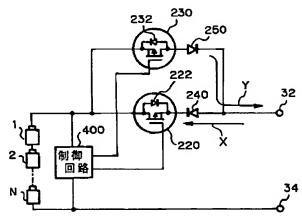
[図6]

【図2】

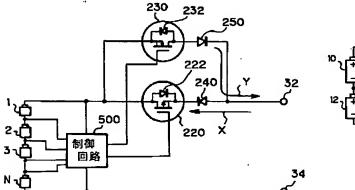


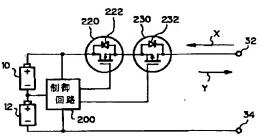
[図3] [図4]





【図5】





【図7】

【手続補正書】

【提出日】平成7年12月8日

【手続補正1】

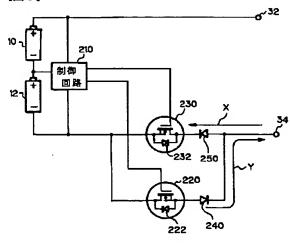
【補正対象書類名】図面

【補正対象項目名】図6

【補正方法】変更

【補正内容】

【図6】



【手続補正2】 【補正社会書類名】

【補正対象書類名】図面

【補正対象項目名】図7

【補正方法】変更

【補正内容】

【図7】

